Projet Numérique-RF

Établissement
INP - ENSEEIHT

Présentation

Description

- Les fonctions analogiques seront réalisées à partir de montages à amplificateur opérationnel et transistors MOSFET en commutation, testées en simulation avant d'être implantées sur PCB.

- La partie numérique sera développée en langage VHDL sur une carte de développement FPGA

- Le choix de la fréquence d'échantillonnage et des composants devra être justifié.

Toutes les informations de cette page sont indicatives et n'ont pas de valeur contractuelle
Dernière mise à jour le 17 juin 2026