

Conception numérique en VHDL



Présentation

Description

Après avoir appris les bases du langage, nous établirons les règles d'écriture pour concevoir des circuits numériques. Nous effectuerons des analyses de cas pratiques afin de comprendre les interactions entre la description comportementale en VHDL et le circuit numérique réalisé. Nous illustrerons ce cours sur circuit FPGA. 80% de l'enseignement se fera sur outils de conception (VIVADO de chez Xilinx).